



Закрытое акционерное общество «Синтез электронных компонентов»

ЗАО «СИНТЭК»

Россия, 302020, г. Орел, ул. Наугорское шоссе, 5.

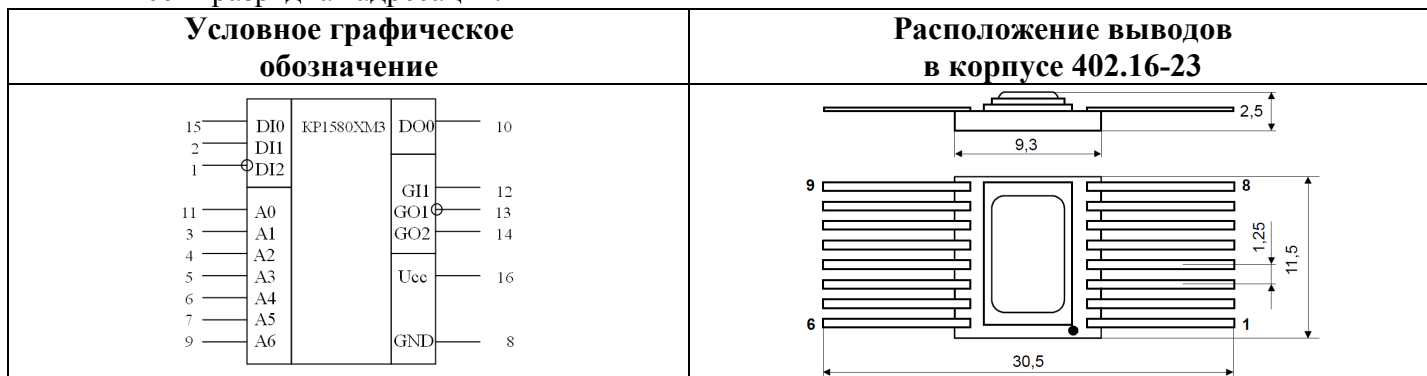
Тел./ Факс. (4862) 45-53-20, E-mail: syntec@orel.ru, www.syntec.orel.ru

МИКРОСХЕМА АДРЕСНОГО ФОРМИРОВАТЕЛЯ.

KP1580XM3 - 0003: Микросхема интерфейса между извещателем охранной сигнализации и блоком управления.

ОСОБЕННОСТИ

- встроенный генератор;
- контроль датчиков на замыкание и размыкание;
- управление по последовательному интерфейсу;
- семиразрядная адресация.



НАЗНАЧЕНИЕ ВЫВОДОВ

Вы-вод	Обозначение	Назначение	Вы-вод	Обозначение	Назначение
1	DI1	Вход короткого замыкания	9	A6	Вход адреса 6
2	DI2	Вход обрыва	10	DO0	Выход данных
3	A1	Вход адреса 1	11	A0	Вход адреса 0
4	A2	Вход адреса 2	12	GI1	Вход генератора
5	A3	Вход адреса 3	13	GO1	Выход генератора (инверсный)
6	A4	Вход адреса 4	14	GO2	Выход генератора (прямой)
7	A5	Вход адреса 5	15	DI0	Вход опроса
8	GND	Общий	16	Ucc	Питание

ОПИСАНИЕ

На вывод 16 подается напряжение питания Ucc, на вывод 8 – 0 В.

По выводам 12, 13, 14 организуется генератор тактовых импульсов частотой 32 кГц присоединением внешней RC-цепочки (кварцевого резонатора).

Входы А0 ... А6 (выходы 11,3 ... 7,9) осуществляют выбор адреса. Установка бита в состояние “1” соответствует подключению входа выбора адреса к 0 В, установка бита в состояние “0” - к Ucc.

Вход DI0 (вывод 15) принимает сигнал опроса: длительность импульса либо паузы в 35 ... 80 мс приводит к сбросу состояний микросхемы, импульсы опроса (периодом 4 мс) приводят к наращиванию счетчика адресов в микросхеме.

При совпадении счетчика адресов с адресом, установленным по входу микросхемы, на DO0 (вывод 10) формируется временной интервал ответа. В первой половине временного интервала ответа формируется импульс готовности.

В нормальном состоянии на входе DI1 (вывод 2) присутствует сигнал логического “0”, DI2 (вывод 1) – “1”, при этом в течение второй половины временного интервала ответа на DO0 (вывод 10) формируется положительный импульс отсутствия нарушения объекта.

При нарушении состояний по входам DI1, DI2 микросхема формирует паузу в течение второй половины интервала ответа, что соответствует сигналу “тревога”.

Микросхема имеет защиту от дребезга по входам DI1, DI2 на время до 125 мс, при этом сигнал “тревога” на выходе DO0 не менее 8 циклов опроса.