



Закрытое акционерное общество «Синтез электронных компонентов»

ЗАО «СИНТЭК»

Россия, 302020, г. Орел, ул. Наугорское шоссе, 5.

Тел./ Факс. (4862) 45-53-20, E-mail: syntec@orel.ru, www.syntec.orel.ru

МИКРОСХЕМЫ УПРАВЛЕНИЯ ЦИФРОЗНАКОВЫМИ ИНДИКАТОРАМИ.

KP1580XM3-10RG10, 10RG20, 8RG10, 10RGRG: Семейство преобразователей последовательного в параллельный код

Условное графическое обозначение	Цоколевка микросхем	Отображаемая информация
<p>16 - питание ; 8 – общий</p>	<p>1 □ D3 Ucc □ 16 2 □ D7 D1 □ 15 3 □ D2 D8 □ 14 4 □ L D4 □ 13 5 □ D0 CL □ 12 6 □ D9 D5 □ 11 7 □ D1 D0 □ 10 8 □ Gnd D6 □ 9</p>	<p>A </p> <p>B </p> <p>C </p> <p>D </p> <p>E </p> <p>F </p> <p>G </p> <p>H </p> <p>K </p> <p>L </p> <p><i>отображаются любые сегменты шкалы</i></p>

ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ:

Десятиразрядный преобразователь последовательного в параллельный код:

- десятиразрядный последовательный регистр с тактированием по заднему фронту;
- параллельный регистр с записью низким уровнем и переносом:
 - 10RG10, 10RG20, 10RGRG – по десятому разряду;
 - 8RG10 – по восьмому разряду;

ОПИСАНИЕ:

Запись данных с входа DI в последовательный десятиразрядный регистр осуществляется по заднему фронту тактового сигнала на входе тактирования CL .

По десятому импульсу данные поступают на выход переноса данных DO для ИМС 10RG10 , 10RG20 , 10RGRG и по восьмому импульсу для ИМС 8RG10 .

Перезапись данных в последовательный регистр производится по низкому уровню сигнала записи на входе L .

Данные из параллельного регистра поступают на соответствующие выходы данных D0...D9 .

Управление индикатором осуществляется в уровнях “H-L” .

ОСОБЕННОСТИ:

- управление семисегментным индикатором с точкой;
- управление матричным индикатором;
- управление десятиразрядным шкальным индикатором;
- управление индикаторами с общим анодом и общим катодом, регулируемым цветом свечения;
- нагрузочная способность:
 - 10RG10 и 8RG10 - $I_{ol}=20$ мА , $I_{oh}=10$ мА;
 - 10RG20 - $I_{ol}=50$ мА , $I_{oh}=20$ мА;
 - 10RGRG для разрядов D0...D7 - $I_{ol}=20$ мА , $I_{oh}=10$ мА, разрядов D8...D9 - $I_o=50$ мА.

НАИМЕНОВАНИЕ ВЫВОДОВ;

CL - тактовый вход последовательного регистра;

DI - вход данных последовательного регистра;

L - вход записи параллельного регистра;

D0...D9 - выходы управления сегментами (выходы параллельного регистра);

DO - выход переноса (выход данных последовательного регистра).

СТРУКТУРНАЯ СХЕМА МИКРОСХЕМЫ:



СХЕМА ВКЛЮЧЕНИЯ МИКРОСХЕМЫ:

